SYNOPSYS® 2017年度 インターンシップ募集要項

1．基本情報	
社名	日本シノプシス合同会社 (Nihon Synopsys G.K.)
住所	東京都世田谷区玉川2-21-1　二子玉川ライズ・オフィス 15階
受入担当	日本シノプシス インターンシップチーム
連絡先	E-mail：gakusei@synopsys.com
2．会社概要	
従業員数	294名（日本法人）　/　11,203名 (Worldwide)
設立	1986年12月　(Synopsys, Inc.)
代表者名	社長 職務執行者　藤井　公雄
事業規模	売上高 24億2,300万ドル（グループ連結/2016年度末）、NASDAQ上場
事業内容	ASIC/システムLSI設計用ソフトウェアの開発、販売、保守ならびに設計コンサルティング業務 ・私たちは世界に先駆けて「EDAツール」を生み出し半導体設計にイノベーションを起こしてきました。 ・現在はEDAのみならずIP製品を拡充し、世界のエレクトロニクス市場の革新に貢献しています。
3．就業条件	
受入人数	10名程度（2019年3月に高専、大学、大学院（修士/博士）を卒業見込みの方）
就業場所/部署	東京本社（二子玉川）/ Solutions Group、Design Group
予定就業期間	8月21日(月) – 8月25日(金) <5日間>
就業時間	9：30　–　18：00　　(昼休憩 1時間)
待遇	交通費実費支給(上限有、応相談)、宿泊施設提供（遠方の方のみ）、昼食代支給（1,500円/日）
応募要件	《以下二つの要件を満たすこと》 1. Verilog HDL等を使用した、論理回路設計/検証経験がある 2. プログラミング言語（C,C++,Perl, Tcl, Bash, php等）を使用したプログラム経験がある ※Windows/Office、Unixの基本オペレーションで支障の無いこと、コンピューターハードウェアの仕組みに興味があることが大前提です。
応募受付期間	6月1日(木) – 7月9日(日)　※日本シノプシスHPよりエントリーシート ダウンロード可能 ※6月1日(木)より、リクナビ掲載開始
選考方法	以下よりエントリーシートをダウンロードし、gakusei@synopsys.comまで送付して下さい。 http://www.synopsys.com/japan/careers/Pages/default.aspx 書類審査後、必要に応じてメールによる質疑応答を行い、７月下旬までに参加者を決定します。
その他	・参加者は各自、事前にインターンシップ保険にご加入ください。 ・機密漏洩対策のため、参加者には守秘義務を明示した覚書にサインをしていただきます。 ・応募書類は返却いたしません。
4．就業内容	
就業テーマ	情報社会イノベーションの根幹を担う半導体の一連の設計開発工程を通し、 SoC開発におけるEDA並びにIPの位置付けを理解する。
プログラム概要 *内容は変更になる場合があります。	**ASICフロントエンド設計** 1) RTLのソースを見て、回路の概略を理解 2) 論理合成し、Timing、Areaを解析 **IP設計** 1)設計仕様をベースにRTL設計/検証 2)設計品をIPに組込み→FPGA実装/評価、アプリケーションSWとの関連性を理解 **使用ツール** VCS、Design Compiler、Prime Time
期待する結果	一連のIP設計開発フローを理解し、設計したIP資産をSoCの機能ブロックの一部として、 EDA環境を駆使しチップ設計の実務に近い形で体験する。

5. 2017年度インターンシップ 予定スケジュール	
日程	就業の概要
8/21(月) AM	オリエンテーション
8/21(月) PM - 8/22(火)	ASICフロントエンド設計
8/23(水) - 8/25(金)	IP設計

SYNOPSYS®

日本シノプシス　インターンシップ参加者の声

これまでの参加者の方々に、シノプシスのインターンシップの魅力をお聞きしました！

京都大学 T.Mさん

実際にこの業界で活躍されているプロの技術者の方々にアドバイスをもらいながらビジネスとしての開発フローを体験できます。

チーム開発を実践できたことが、とてもいい経験になったと思います。様々な同じ業界に携わる(であろう)他大学の学生と知り合えたり、踏み込むであろう業界の先輩社会人の方々とかかわれる機会ができてよかったです。シノプシスという会社の雰囲気も体感できると思います。大学では経験することができない貴重な時間になると思うのでぜひ参加してみることをお勧めします。

学生のレベルに合わせた教材で、実際の業務工程を通じて設計を行うという内容は他社にないです。

今までは1人でコーディングすることが多く、あまり人と共有するということがなかったため、各フローごとにチームで共有するということがとても新鮮でした。また、人に伝えるということの難しさを一番学びました。教材準備に加え当日の学生の面倒・後処理に至るまで、こんなにも社員の方が多くの時間を割いてくださる点が他と異なると思います。社員のメンターの方もついてくださり親身に様々なフィードバックをいただける機会は貴重なので是非とも有意義に過ごしてください。

東京工業大学　H.Kさん

ハードウェア設計に興味があれば自分の実力・知識等に関係なくシノプシスでのインターンシップをお勧めします。

今回のインターンシップを通して、企業ではASICフロントエンドやIP設計がどのように行われているのかを体験して理解できたことが大きな収穫でした。インターンシップへ参加していなければ、この部分に関しては不透明なままであったと感じます。

慶應義塾大学
S.Sさん

東京工業大学 N.Mさん

全体の構成が専門的実習を中心としているのが他社のインターンシップとの違いです。

自分でコードを書き、FPGAを用いて実機動作の検証及びデバッグなどを実際に手を動かして行うことは、耳で聞いているだけでは知り得ない情報や発見があり、それを一流の技術者の方々の指導のもとで出来るというのは他社のインターンシップでは体験できないことだと感じました。

自分の技術力を磨くことのできる貴重な体験です。

世界レベルの企業の社員の方々の下で自分で設計した回路を実機検証まで行えたこと、設計のプロであるメンターの方々からVerilogの書き方レベルのかなり細かいところまでフィードバックを頂けたことは、大変貴重な体験であったと思います。そのような環境の中で日本各地の専門分野の近い学生と深く交流できることもまた、このインターンシップの魅力の一つです。是非この機会を大切にしてください。

東京大学　T.Iさん

九州工業大学
H.Sさん

商用の論理回路設計および検証のフローを学び、実践できることが最大の魅力です。

商品にできる品質の回路を作るために、仕様・設計・検証といった工程の役割を知り、実践することができます。仕様では抽象的なものから設計ができる具体的なものへと落としていき、設計では動作は当然ですがこの後の検証も考えておこないます。学校での授業における扱いに比して商用の場合では検証の重要さと困難さがよくわかります。また半導体に関連した論理合成やタイミング解析、IP、市場など様々な話をきけることも大きな魅力です。

※インターンシップの内容は、実施年度により変更があります。

SYNOPSYS®

インターンシップ エントリーシート

年　　月　　日記入

フリガナ			アルファベット表記	写真
氏名				
生年月日	西暦　　年　　月　　日（　　歳）			
自宅（現住所）	住所	〒		
	電話	（携帯／自宅）		
	メール	@		（ＰＣ）
	メール	@		（携帯）
緊急連絡先	フリガナ		本人との続柄	
	氏名			
	住所	〒	電話	

経歴　（高校・大学・留学・インターンシップ・アルバイト歴など、枠が足りない場合は追加してください）			
年　　月			
年　　月			
年　　月			
年　　月			
年　　月			
年　　月			
研究室	研究室/ゼミ	語学　TOEIC点数など	
サークル・趣味			

《 応募要件（以下二つの要件を満たすこと）》

1. Verilog HDL等を使用した、論理回路設計/検証経験がある

2. プログラミング言語（C、C++、Perl, Tcl, Bash, php等）を使用したプログラム経験がある

※Windows/Office、Unixの基本オペレーションで支障の無いこと、コンピューターハードウェアの仕組みに興味があることが大前提です。

応募要件1の具体的な内容を記入して下さい。（設計物の機能仕様・性能、経験した設計工程、検証の実施とその内容等）

応募要件2の具体的な内容を記入して下さい。（設計物の要求仕様・性能、開発言語、どのような課題/動機で作成したか、その効果等）

弊社インターンシップに応募した理由は何ですか。

学生時代に取り組んだこと・自己PR・質問など何かございましたら自由にご記入ください。

<アンケートにご協力ください> 当社のインターンシップに応募したきっかけを教えて下さい。（選択肢に○印、複数回答可）

1. ユニキャリアを見て　2. リクナビを見て　3. 学校の掲示板/学内サイトを見て　4. 就職課で勧められて　5.研究室・教授に勧められて
6. 先輩・友人に勧められて　7. 当社ホームページを見て　8.その他（　　）

＊ご記入後、日本シノプシス インターンチーム宛 gakusei@synopsys.com に送付して下さい。
＊Excelファイルが必要な場合は、上記宛先までご連絡頂くか、日本シノプシスHPよりダウンロードを行って下さい。
＊ご記載いただいた個人情報は、参加者の選抜・参加者決定後の受入準備・プログラム期間中の手続き以外の目的には使用いたしません。
＊応募書類は返却いたしません。